



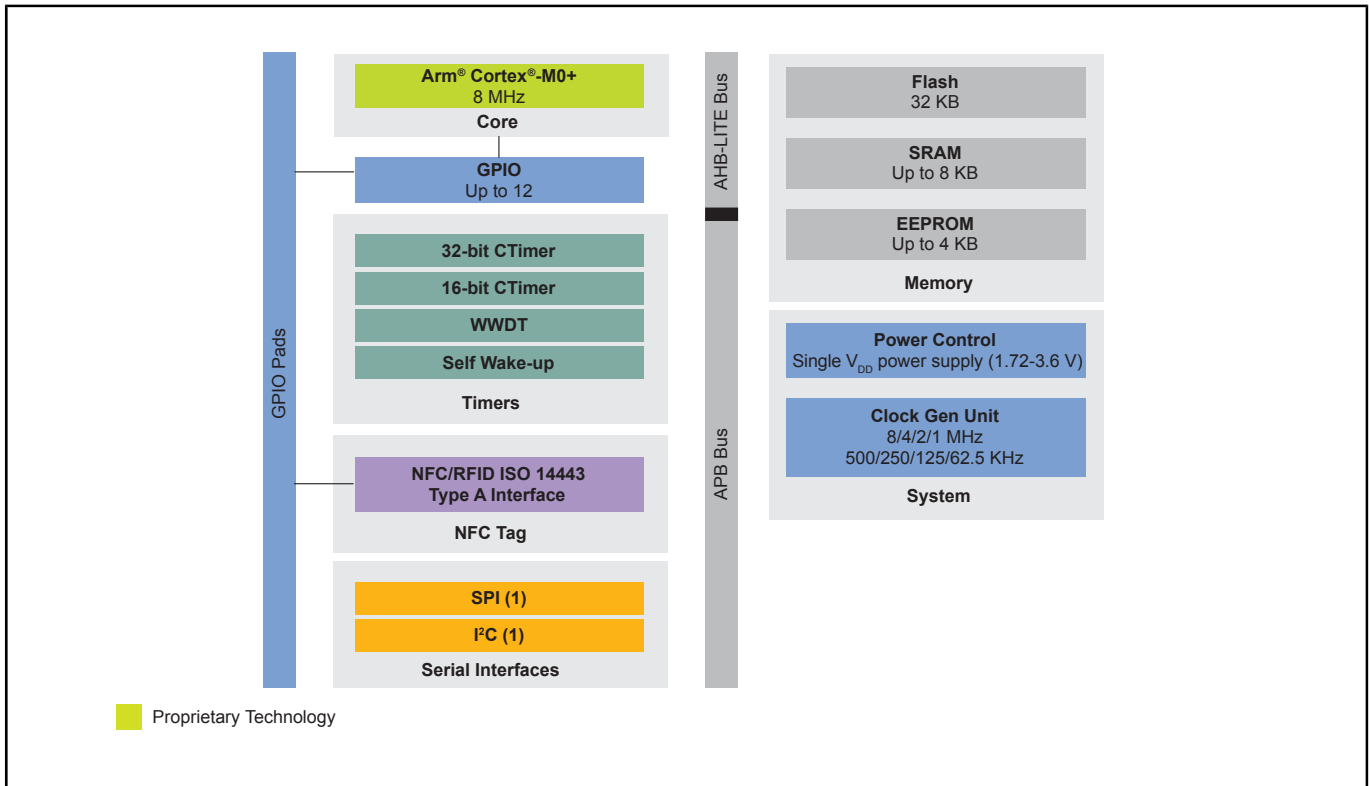
# Arm® Cortex®-M0+コア・ベースの低価格マイクロコントローラ (MCU)

## LPC8N04

Last Updated: Sep 25, 2023

LPC8N04は、統合されたNFC接続機能により組込み機器向けのエン트리レベルのコネクティビティ・ソリューションとして機能する、コスト効率に優れたMCUです。LPC8N04 MCUには複数のパワーダウン・モードや最高8 MHzまで選択可能なCPU周波数など、さまざまな機能が搭載されており、超低消費電力を実現できます。LPC8N04 MCUには補完的なペリフェラルとして、32 kBのフラッシュ・メモリ、8 kBのSRAM、4 kBのEEPROM、1基のI2C、1基のSPI/SSP、および最大12本の汎用I/Oピンが含まれます。

# LPC8N04 MCU Block Diagram



View additional information for [Arm® Cortex®-M0+コア・ベースの低価格マイクロコントローラ \(MCU\)](#).

**Note:** The information on this document is subject to change without notice.

**www.nxp.com**

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2024 NXP B.V.